

Mikroprocesory firmy Intel

Z Wikipedii, wolnej encyklopedii.

Lista mikroprocesorów firmy Intel

- 4004
 - ukazał się 15 listopada, 1971
 - zegar 108KHz
 - 0.09 MIPS
 - szyna danych 4 bity
 - technologia PMOS
 - ilość tranzystorów 2,300 10 mikronów
 - pamięć adresowalna 640 bajtów
 - pamięć programu 4 kilobajty
 - pierwszy mikroprocesor na świecie
 - używane w kalkulatorach Busicom
- 4040
 - ukazał się 1974
 - zegar 740KHz
 - 0.09 MIPS
 - szyna danych 4 bity
 - technologia PMOS
 - ilość tranzystorów 3,000 10 mikronów
 - pamięć adresowalna 640 bajtów
 - pamięć programu 8 kilobajtów
 - przerwania
 - rozszerzona wersja 4004
- 8008
 - ukazał się 1 kwietnia, 1972
 - zegar 500KHz (8008-1: 800KHz)
 - 0.05 MIPS
 - szyna danych 8 bitów
 - technologia PMOS
 - ilość tranzystorów 3,500 10 mikronów
 - pamięć adresowalna 16 kB
- 8080
 - ukazał się 1 kwietnia, 1974
 - zegar 2MHz
 - 0.64 MIPS
 - szyna danych 8 bitów
 - technologia NMOS
 - ilość tranzystorów 6,000 6 mikronów
 - pamięć adresowalna 64 kB
 - 10 razy szybszy od 8008
- 8085
 - ukazał się w marcu 1976
 - zegar 5MHz
 - 0.37 MIPS
 - szyna danych 8 bit
 - ilość tranzystorów 6,500 3 mikronów
 - pojedyncze zasilanie 5V
- 8086
 - ukazał się 8 czerwca, 1978
 - zegar:
 - 5MHz - 0.33 MIPS
 - 8MHz - 0.66MIPS
 - 10MHz - 0.75 MIPS

- szyna danych 16 bit, 20 bit adresowa
- ilość tranzystorów 29,000 3 mikronów
- pamięć adresowalna 1 MB
- 10 razy szybszy od 8080

- 8088
 - ukazał się 1 czerwca, 1979
 - zegar:
 - 5MHz - 0.33 MIPS
 - 8MHz - 0.75 MIPS
 - wewnętrzna architektura 16 bit
 - zewnętrzna szyna danych 8 bit, 20 bit adresowa
 - ilość tranzystorów 29,000 3 microns
 - pamięć adresowalna 1 MB
 - odpowiednik 8086 z wyjątkiem 8-bitowej szyny danych
 - użyty w IBM PC i XT i klonach

- 80186
 - ukazał się w 1982
 - używany w systemach wbudowanych - kontrolery, kasy, terminale ...
 - wbudowane 2 zegary, kontroler DMA i przerwań
 - nazywany też iAPX 186

- 80188
 - odpowiednik 80186 z 8-bitową szyną danych

- 80286
 - ukazał się 1 lutego, 1982
 - zegar:
 - 6MHz - 0.9 MIPS
 - 8MHz, 10MHz - 1.5 MIPS
 - 12.5MHz - 2.66 MIPS
 - szyna danych 16 bit
 - wbudowana sprzętowa ochrona pamięci w wielozadaniowych systemach operacyjnych
 - ilość tranzystorów 134,000 1.5 mikrona
 - pamięć adresowalna 16 MB
 - 3-6 razy szybszy od 8080
 - użyty w klonach IBM PC/AT

- 80386DX
 - ukazał się 17 października, 1985
 - zegar:
 - 16MHz : 5-6 MIPS
 - 2/16/1987 20MHz : 6-7 MIPS
 - 4/4/1988 25MHz 8.5 MIPS
 - 4/10/1989 33MHz 11.4 MIPS (9.4 SPECint92 on Compaq/i 16K L2)
 - szyna danych 32 bit
 - ilość tranzystorów 275,000 1 mikron
 - pamięć adresowalna 4 GB
 - pamięć wirtualna 64 TB
 - pierwszy X86 chip obsługujący 32-bitowe dane
 - obsługuje rozszerzoną ochronę pamięci i tryb wirtualny 86

- 80386SX
 - ukazał się 16 czerwca, 1988
 - zegar:
 - 16MHz 2.5 MIPS
 - 1/25/1989 20MHz - 2.5 MIPS, 25MHz - 2.7 MIPS
 - 10/26/1992 33MHz - 2.9 MIPS
 - wewnętrzna architektura 32 bit
 - zewnętrzna szyna danych 16 bit
 - ilość tranzystorów 275,000 1 mikron
 - pamięć adresowalna 16 MB
 - pamięć wirtualna 256 GB
 - wielozadaniowość

- 80486DX
 - ukazał się 10 kwietnia, 1989

- zegar:
 - 25MHz 20 MIPS (16.8 SPECint92, 7.40 SPECfp92)
 - 5/7/1990 33MHz 27 MIPS (22.4 SPECint92 on Micronics M4P 128k L2)
 - 6/24/1991 50MHz 41 MIPS (33.4 SPECint92, 14.5 SPECfp92 on Compaq/50L 256K L2)
- szyna danych 32 bit
- ilość tranzystorów 1.2 miliona 1 mikron; 50MHz - 0.8 mikrona
- pamięć adresowalna 4 GB
- pamięć wirtualna 64 TB
- pamięć cache 1 poziomu
- wbudowany koprocessor arytmetyczny
- 50 razy szybszy od 8088
- 80386SL
 - ukazał się 15 października, 1990
 - zegar:
 - 20MHz 4.21 MIPS
 - 9/30/1991 25MHz 5.3 MIPS
 - wewnętrzna architektura 32 bit
 - zewnętrzna szyna danych 16 bit
 - ilość tranzystorów 855,000 1 mikron
 - pamięć adresowalna 4 GB
 - pamięć wirtualna 64 TB
 - pierwszy układ dedykowany do systemów przenośnych ze względu na niski pobór mocy
 - wysoka skala integracji, zawiera kontrolery pamięci cache, szyn i pamięci
- 80486SX
 - ukazał się 22 kwietnia, 1991
 - zegar:
 - 9/16/1991 16MHz 13 MIPS, 20MHz 16.5 MIPS
 - 9/16/1991 25MHz 20 MIPS (12 SPECint92)
 - 9/21/1992 33MHz 27 MIPS (15.86 SPECint92)
 - szyna danych 32 bit
 - ilość tranzystorów 1.185 miliona 1 mikron; 900,000 0.8 mikron
 - pamięć adresowalna 4 GB
 - pamięć wirtualna 64 TB
 - identyczny z 486DX ale bez koprocessora arytmetycznego
- 80486DX2
 - ukazała się 3 marca. 1992
 - zegar:
 - 50MHz 41 MIPS (29.9 SPECint92, 14.2 SPECfp92 on Micronics M4P 256K L2)
 - 8/10/1992 66 MHz 54 MIPS (39.6 SPECint92, 18.8 SPECfp92 on Micronics M4P 256K L2)
 - szyna danych 32 bit
 - ilość tranzystorów 1.2 miliona 0.8 mikrona
 - pamięć adresowalna 4 GB
 - pamięć wirtualna 64 TB
 - jądro CPU pracuje z zegarem 2 razy szybszym od zegara systemowego
- 80486SL
 - ukazał się 9 listopada, 1992
 - zegar:
 - 20MHz 15.4MIPS
 - 25MHz 19 MIPS
 - 33MHz 25 MIPS
 - szyna 32 bit
 - ilość tranzystorów 1.4 miliona 0.8 mikrona
 - pamięć adresowalna 64 MB
 - pamięć wirtualna 64 TB
 - używany w notebookach
- Pentium (60 and 66 MHz)
 - ukazał się 22 marca, 1993
 - zegar:
 - 60MHz 100 MIPS (70.4 SPECint92, 55.1 SPECfp92 on Xpress 256K L2)
 - 66 MHz 112 MIPS (77.9 SPECint92, 63.6 SPECfp92 on Xpress 256K L2)
 - szyna danych 64 bit
 - szyna adresowa 32 bit

- ilość tranzystorów 3.1 miliona 0.8 mikrona
- pamięć adresowana 4 GB
- pamięć wirtualna 64 TB
- obudowa 273 PGA
- rozmiar obudowy 2.16" x 2.16"
- zasilanie 5V
- 80486DX4
 - ukazał się 7 marca, 1994
 - zegar:
 - 75MHz 53 MIPS (41.3 SPECint92, 20.1 SPECfp92 on mikronaics M4P 256K L2)
 - 100MHz 70.7 MIPS (54.59 SPECint92, 26.91 SPECfp92 on mikronaics M4P 256K L2)
 - ilość tranzystorów 1.6 miliona 0.6 mikrona
 - szyna danych 32 bit
 - pamięć adresowana 4 GB
 - pamięć wirtualna 64 TB
 - obudowa 168 PGA Package, 208 SQFP Package
- Pentium (90 and 100 MHz)
 - ukazał się 7 marca, 1994
- Pentium (75 MHz)
 - ukazał się 10 października, 1994
- Pentium (120 MHz)
 - ukazał się 27 marca, 1995
- Pentium (133 MHz)
 - ukazał się czerwiec 1995
- Pentium Pro (200, 180, 166, 150 MHz)
 - ukazał się 1 listopada, 1995
- Pentium (150 and 166 MHz)
 - ukazał się 4 stycznia, 1996
- Pentium (200 MHz)
 - ukazał się 10 czerwca, 1996
- Pentium MMX (200 and 166 MHz)
 - ukazał się 8 stycznia, 1997
- Pentium II (233, 266, and 300 MHz)
 - ukazał się 7 maja, 1997
- Pentium MMX (233 MHz)
 - ukazał się 2 czerwca, 1997
- Pentium Pro 1MB L2 Cache (200 MHz)
 - ukazał się 18 sierpnia, 1997
- Mobile Pentium MMX Technology (200 and 233 MHz)
 - ukazał się 8 września, 1997
- Mobile Pentium MMX Technology (166 and 266 MHz)
 - ukazał się 12 stycznia, 1998
- Pentium II (333 MHz)
 - ukazał się 26 stycznia, 1998
- Mobile Pentium II (233 and 266 MHz)
 - ukazał się 2 kwietnia, 1998
- Pentium II (350 and 400 MHz)
 - ukazał się 15 kwietnia, 1998
- Celeron (266 MHz)
 - ukazał się 15 kwietnia, 1998
- Celeron (300 MHz)
 - ukazał się 9 czerwca, 1998
- Pentium II Xeon (400 MHz)
 - ukazał się 29 czerwca, 1998
- Celeron (300A and 333 MHz)
 - ukazał się 24 sierpnia, 1998
- Pentium II (450 MHz)
 - ukazał się 24 sierpnia, 1998
- Mobile Pentium II (300 MHz)
 - ukazał się 9 września, 1998
- Pentium II Xeon (450 MHz)
 - ukazał się 6 października, 1998

- 512 KB L2 Cache
- Celeron (366 and 400 MHz)
 - ukazał się 4 stycznia, 1999
- Pentium II Xeon (450 MHz)
 - ukazał się 5 stycznia, 1999
 - 1 MB and 2 MB L2 Cache
- Mobile Pentium MMX Technology (300 MHz)
 - ukazał się 7 stycznia, 1999
- Mobile Celeron (266 and 300 MHz)
- Mobile Pentium II (300, 333, and 366 MHz)
- Pentium III (450 and 500 MHz)
 - ukazał się 26 lutego, 1999
 - SIMD Extensions
- Pentium(r) III Xeon(tm) Processor (500 MHz)
 - ukazał się 17 marca, 1999
 - ilość tranzystorów 9.5 miliona przy 0.25 mikrona
 - L2 cache is 512KB, 1MB, or 2MB
 - obudowa Single Edge Contact Cartridge (S.E.C.C.2)
 - szyna systemowa 100 MHz
 - systemowa szyna danych 64 bit
 - pamięć adresowana 64 GB
- Celeron (433 MHz)
 - ukazał się 22 marca, 1999
- Mobile Celeron (333 MHz)
 - ukazał się 5 kwietnia, 1999
- Pentium III (550 MHz)
 - ukazał się 17 maja, 1999
- Pentium III (600 MHz)
 - ukazał się 2 sierpnia, 1999
- Celeron (466 MHz)
- Celeron (500 MHz)
 - ukazał się 2 sierpnia, 1999
- Pentium(r) III Xeon(tm) Processor (550 MHz)
 - ukazał się 23 sierpnia, 1999
- Mobile Celeron (366 MHz)
- Mobile Celeron (400 MHz)
- Mobile Celeron (433 and 466 MHz)
- Pentium III (533 MHz)
 - ukazał się 27 września, 1999
- Mobile Pentium III (400, 450, and 500 MHz)
 - ukazał się 25 października, 1999
- Pentium III (650, 667, 700, and 733 MHz)
 - ukazał się 25 października, 1999
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (600, 667, and 733 MHz)
 - ukazał się 25 października, 1999
 - ilość tranzystorów 28 milionów
 - L2 cache is 256KB Advanced Transfer Cache (Integrated)
 - obudowa Single Edge Contact Cartridge (S.E.C.C.2)
 - zegar szyny systemowej 133 MHz
 - systemowa szyna danych 64 bit
 - pamięć adresowana 64 GB
- Pentium III (750 and 800 MHz)
 - ukazał się 20 grudnia, 1999
- Celeron (533 MHz)
 - ukazał się 4 stycznia, 2000
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (800 MHz)
 - ukazał się 12 stycznia, 2000
 - See 600, 667, and 733 for details
- Mobile III SpeedStep Technology (600 and 650 MHz)
 - ukazał się 18 stycznia, 2000
- Mobile Celeron (450 and 500 MHz)
 - ukazał się 14 lutego, 2000

- Pentium III (1.0 GHz)
 - ukazał się 8 marca, 2000
- Pentium III (850 and 866 MHz)
 - ukazał się 20 marca, 2000
- Celeron (566 MHz)
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (866 MHz)
 - ukazał się 10 kwietnia, 2000
 - Inne dane - patrz układy 600, 667 i 733
- Mobile Celeron (550 MHz)
- Mobile Pentium III SpeedStep Technology (700 MHz)
 - ukazał się 24 kwietnia, 2000
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (700 MHz)
 - ukazał się 22 maja, 2000
 - L2 cache was 1MB and 2MB Advanced Transfer Cache (Integrated)
 - obudowa SC330
 - szyna systemowa 100MHz
 - systemowa szyna danych 64 bit
 - pamięć adresowana 64 GB
- Pentium III (933 MHz)
 - ukazał się 24 maja, 2000
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (933 MHz)
 - L2 cache 256KB Advanced Transfer Cache (Integrated)
 - obudowa SC330
 - szyna systemowa 133MHz
 - systemowa szyna danych 64 bit
 - pamięć adresowana 64 GB
- Mobile Celeron (600 and 650 MHz)
 - ukazał się 19 czerwca, 2000
- Mobile Pentium III SpeedStep Technology (750 MHz)
 - ukazał się 19 czerwca, 2000
- Low Voltage Mobile Pentium(r) III Intel(r) SpeedStep(tm) Technology (600 MHz)
 - ukazał się 19 czerwca, 2000
 - 256KB Advanced Transfer Cache (Integrated)
 - 0.18 mikrona
 - obudowa: Ball Grid Array (BGA2)
 - szyna systemowa 100 MHz
 - streaming SIMD Extensions
 - napięcie jądra 1.1 V (Battery Optimized Mode)
 - pobór mocy < 1 Wat (Battery Optimized Mode)
- Celeron (633, 667, and 700 MHz)
 - ukazał się 26 czerwca, 2000
- Pentium III Xeon (1.0 GHz)
 - ukazał się 22 sierpnia, 2000
- Mobile Celeron (700 MHz)
 - ukazał się 25 września, 2000
- Mobile Pentium III SpeedStop Technology (800 and 850 MHz)
 - ukazał się 25 września, 2000
- Celeron (733 and 766 MHz)
 - ukazał się 13 listopada, 2000
- Pentium(r) 4 Processor zbudowany w procesie technologicznym 0.18-mikrona (1.40 and 1.50 GHz)
 - ukazał się 20 listopada, 2000
 - zintegrowane 256KB Advanced Transfer Cache L2
 - obudowa PGA423, PGA478
 - szyna systemowa 400MHz
 - SSE2 SIMD Extensions
 - ilość tranzystorów 42 miliona
- Celeron (800 MHz)
- Ultra Low Voltage Mobile Celeron (500 MHz)
 - ukazał się 30 stycznia, 2001
- Ultra Low Voltage Mobile Pentium(r) III Processor Featuring Intel(r) SpeedStep(tm) Technology (500 MHz)
 - ukazał się 30 stycznia, 2001
 - posiada tryb pracy 300MHz (Battery Optimized Mode)

- zintegrowane 256K Advanced Transfer Cache L2
- obudowa: Ball Grid Array (BGA)
- szyna systemowa 100 MHz
- zasilanie 1.1V; < 1V przy użyciu Battery Optimized Mode
- pobór mocy: <1 Wata; <0.5 Wata przy użyciu Battery Optimized Mode
- Ultra Low Voltage Mobile Pentium III SpeedStep Technology (600 and 700 MHz)
- Low Voltage Mobile Pentium(r) III Intel(r) SpeedStep(tm) Technology (700MHz)
 - ukazał się 27 lutego, 2001
 - inne szczegóły: patrz układy 600 MHz
- Mobile Celeron (750 MHz)
 - ukazał się 19 marca, 2001
- Low Voltage Pentium III for Applied Computing (700 MHz)
 - ukazał się 19 marca, 2001
- Mobile Pentium III SpeedStep Technology (900 MHz and 1.0 GHz)
 - ukazał się 19 marca, 2001
- Pentium(r) III Xeon(tm) Processor zbudowany w procesie technologicznym 0.18 mikrona (900 MHz)
 - ukazał się 21 marca, 2001
 - zintegrowane 2MB L2 cache Advanced Transfer Chache
 - obudowa SC330
 - szyna systemowa 100MHz
 - systemowa szyna danych 64 bit
 - pamięć adresowana 64 GB
- Celeron (850 MHz)
 - ukazał się 9 kwietnia, 2001
- Pentium(r) 4 Processor zbudowany w procesie technologicznym 0.18-mikrona (1.7 GHz)
 - ukazał się 23 kwietnia, 2001
 - inne szczegóły: patrz układy 1,4 i 1,5 GHz
- Mobile Celeron (800 MHz)
- Low Voltage Mobile Celeron (600 MHz)
- Ultra Low Voltage Mobile Celeron (600 MHz)
- Low Voltage Mobile Pentium(r) III Intel(r) SpeedStep(tm) Technology (750 MHz)
 - ukazał się 21 maja, 2001
 - inne szczegóły: patrz układy 600 MHz
- Ultra Low Voltage Mobile Pentium(r) III Processor Featuring Intel(r) SpeedStep(tm) Technology (600 MHz)
 - ukazał się 21 maja, 2001
 - inne szczegóły: patrz układy 500 MHz
- Intel(r) Xeon(tm) Processor (1.4, 1.5, 1.7 GHz)
 - ukazał się 21 maja, 2001
 - zintegrowane L2 cache 256KB Advanced Transfer Chache
 - obudowa Organic Lan Grid Array 603 (OLGA 603)
 - szyna systemowa 400MHz
 - instrukcje SSE2
- Celeron (900 MHz)
 - ukazał się 2 czerwca, 2001
- Mobile Celeron (850 MHz)
 - ukazał się 2 czerwca, 2001
- Pentium(r) 4 Processor zbudowany w procesie technologicznym 0.18-mikrona (1.6 and 1.8 GHz)
 - ukazał się 2 czerwca, 2001
 - inne szczegóły: patrz układy 1,4 i 1,5 GHz
 - zasilanie 1.15 Volt w trybie maksymalnej wydajności (Maximum Performance Mode); 1.05 Volt w trybie oszczędnym (Battery Optimized Mode)
 - pobór mocy < 1 Wata w trybie Battery Optimized Mode
- Mobile Intel(r) Pentium(r) III Processor-M (866 and 933 MHz, 1.00, 1.06, and 1.13 GHz)
 - ukazał się 30 czerwca, 2001
 - szyna systemowa 133 MHz
 - 0.13 mikrona
 - 512KB on-die L2 cache
 - obudowa Micro FCBGA/PGA
 - SIMD Extensions
 - zasilanie 1.4 Volta w trybie maksymalnej wydajności (Maximum Performance Mode); 1.15 Volta w trybie oszczędnym (Battery Optimized Mode)
 - pobór mocy <2 Wata w trybie Battery Optimized Mode

- Pentium(r) 4 Processor zbudowany w procesie technologicznym 0.18-mikrona "Willamette" (1.9 and 2.0 GHz)
 - ukazał się 27 sierpnia, 2001
 - inne szczegóły: patrz układy 1,4 i 1,5 GHz
- Celeron (950 MHz, 1 and 1.10 GHz)
 - ukazał się 31 sierpnia, 2001
- Xeon (2.0 GHz)
 - ukazał się 25 września, 2001
- Tualatin Pentium III 1.13 1.33 1.4 512k cache proces technologiczny 0.13-mikrona
- Mobile Pentium III-M (1,2 GHz)
 - ukazał się 1 października, 2001
- Celeron (1,20 GHz)
 - ukazał się 2 października, 2001
- Itanium (733 MHz and 800 MHz)
- Itanium 2 (900 MHz and 1 GHz)
- Pentium 4 Processor zbudowany w procesie technologicznym 0.13-mikrona "Northwood A"(1.7, 1.8, 1.9, 2, 2.2, 2.4, 2.5, 2.6 GHz)
 - szyna systemowa 400 MHz
- Pentium 4 Processor zbudowany w procesie technologicznym 0.13-mikrona "Northwood B" (2.26, 2.4, 2.53, 2.66,2.8, 3.06 GHz)
 - szyna systemowa 533 MHz (3.06 zawiera HT).
- Mobile Intel Pentium 4 - M Processor build on 0.13-mikrona process technology (1.4, 1.5, 1.6, 1.7, 1.8, 1.9, 2, 2.2 GHz)
 - szyna systemowa 400 MHz
- Pentium 4 Processor zbudowany w procesie technologicznym 0,13-mikrona "Northwood C" (2.4, 2.6, 2.8, 3.0, 3.2 GHz)
 - szyna systemowa 800 MHz (wszystkie wersje zawierają HT)
 - 6500-10000 MIPS

Źródło: "http://pl.wikipedia.org/wiki/Mikroprocesory_firmy_Intel"

Kategorie stron: Procesory | Tablice

- Tę stronę ostatnio zmodyfikowano o 09:57, 8 lut 2005
- Treść udostępniana na licencji GNU Free Documentation License.