

# SSE2

**Z Wikipedii, wolnej encyklopedii.**

**SSE2** - zestaw instrukcji SSE poszerzony o 144 nowe rozkazy umożliwiające operacje na 128-bitowych liczbach zmiennoprzecinkowych o pojedynczej i podwójnej precyzji oraz 128-bitowych operandach stołopozycyjnych. Technologia ta została wprowadzona w procesorach rodziny Pentium 4.

**Zobacz też**

- MMX
- 3DNow

Źródło: "<http://pl.wikipedia.org/wiki/SSE2>"

Kategorie stron: Procesory

- 
- Tę stronę ostatnio zmodyfikowano o 02:56, 6 mar 2005
  - Treść udostępniana na licencji GNU Free Documentation License.